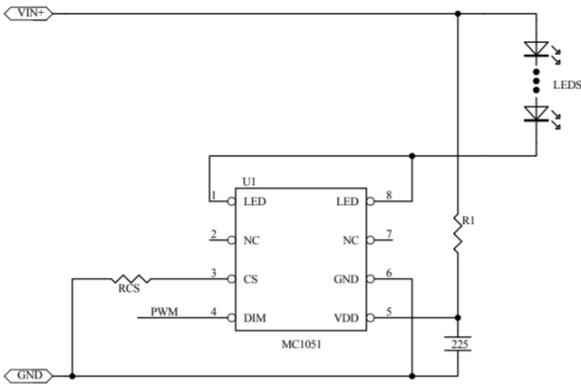


MC1051应用资料

12V-60V 应用原理图



MC1051输入电压12V-60V应用电路图

12V输入 R1电阻设定7K 24V输入R1电阻设定19K

36V输入 R1电阻设定31K 48V输入R1电阻设定43K

54V输入 R1电阻设定49K 60V输入R1电阻设定55K

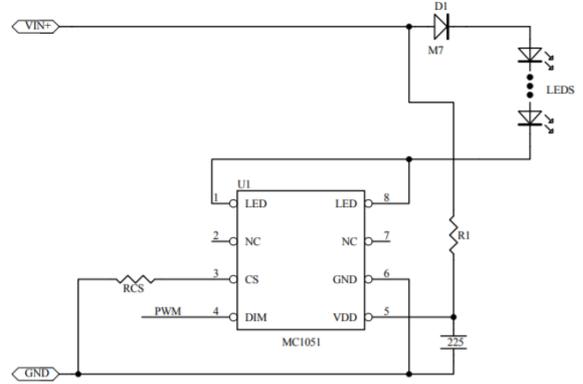
VDD电容设定范围1uf-4.7uf(容量根据布板供电电压纹波大小决定)

效率计算方式: 输出电压÷输入电压=效率

损耗计算方式: 输入电压-输出电压=压差\*电流=损耗功率

输入电压纹波小于1%, 输入无需增加输入电容

12V-60V 应用原理图 (输出串二极管)



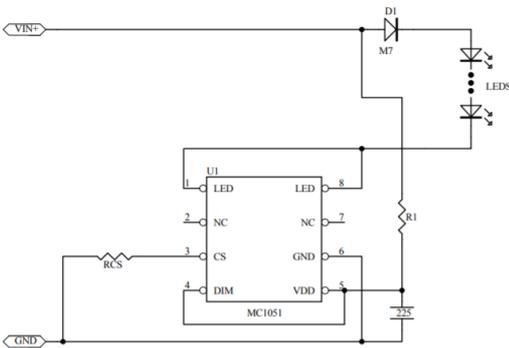
MC1051 输入电压高于输出电压0.4V进入恒流模式, 低于0.4V输出电流逐步减小, 但不影响正常工作;

当输入电压高于输出电压0.4V时, 可采用输出串二极管方式提高输出电压, 分担芯片压降;

MC1051 PWM端口采用默认低电平方式, 调光无需增加下拉电阻。内部有增加处理干扰电路, PWM不易受外界干扰导致灯闪、跳闪、灯抖等现象;

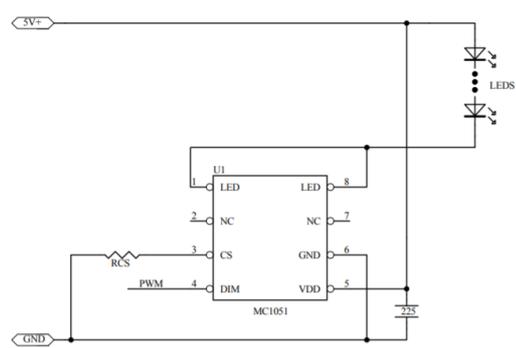
PWM调光频率3~100KHZ (满足调光无频闪、无水纹波) 线性度最佳, 无需MCU进行调光线性度补偿

非调光应用原理图



非调光应用PWM连VDD即可

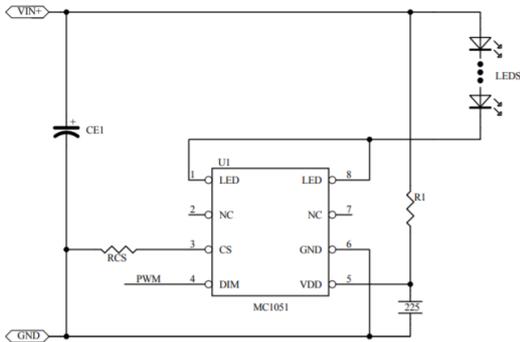
5V 输入原理图



输入5V以下应用VDD可直接从母线取电

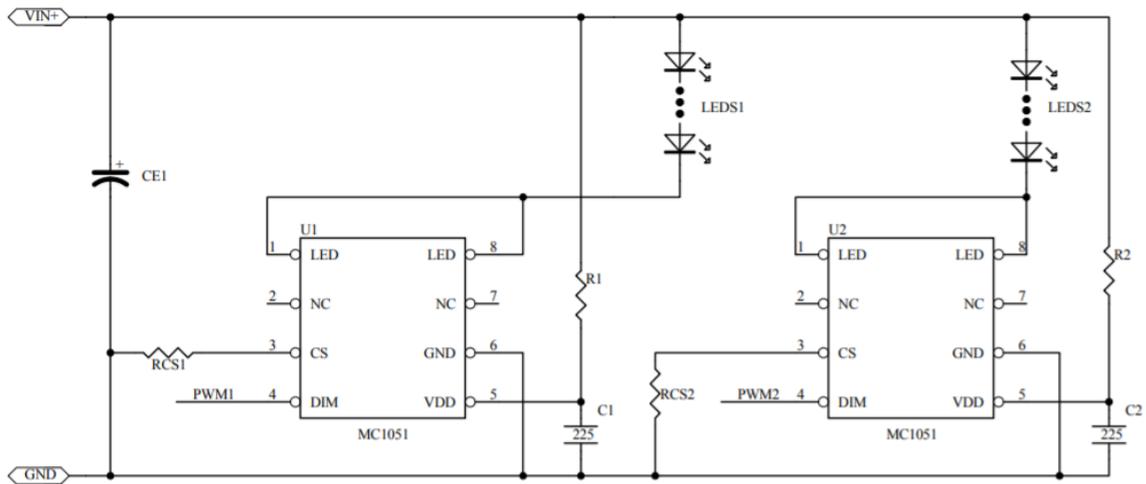
输入电压最低可工作应用在2.5V

输入增加电容应用原理图



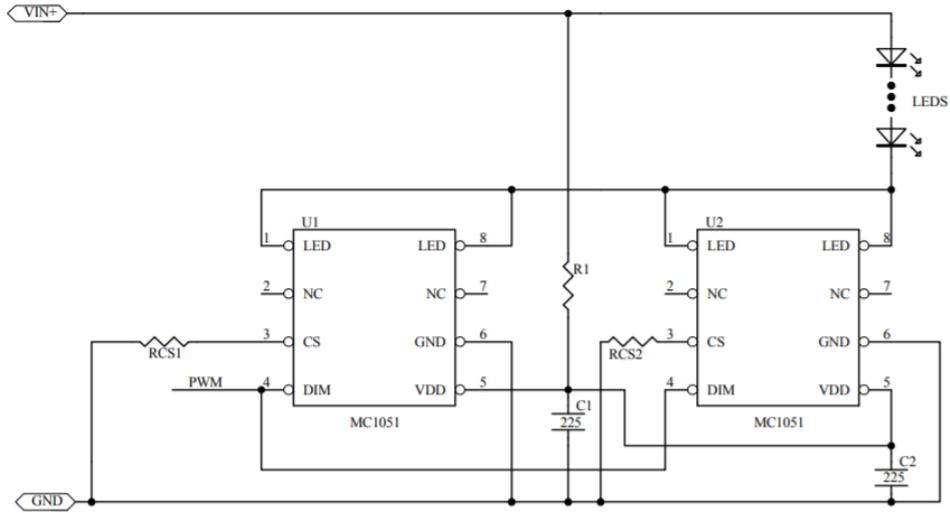
输入纹波（波动）较大，增加输入电容提高工作稳定性

双通道调光调色应用



双通道或多通道应用都可采用共阳输出；VDD 电阻及电容可共用但器件不能离芯片太远且电阻需要相应减小电容相应加大；

双芯片及多芯片并联应用



驱动大功率可采用多芯片并联使用，VDD 电阻及电容可共用但器件不能离芯片太远且电阻需要相应减小电容相应加大；